

1.	Наставен предмет	ПРОГРАМИБИЛНО МЕМОРИСКО УПРАВУВАЊЕ	
2.	Шифра	4M32AΦИ02	
3.	Студиска програма	АΦИ	
4.	Семестар (изборност)	летен (X)	
1.	Цели на предмет	Изучување на деловите на ПЛЦ контролер, процесирање на влез и излез од ПЛЦ, поврзување на сензорите и извршните уреди, ледер дијаграм, програмирање на ПЛЦ контролер, практични примери на примена, ПЛЦ дијагностика	
2.	Оспособен за (компетенции)	Имплементација на ПЛЦ контролер во управувачки системи, поврзување на сензорите и извршните уреди, развој на ледер дијаграм, програмирање на ПЛЦ контролер, примена на дијагностички функции за тестирање и откривање грешки	
5.	Услов за запишување на предметот	1. Автоматско управување - потпис 2. Електротехника и електроника - положен	
3.	Основна литература (до 3 наслови)	1. Н. Матиќ, "Увод у индустријске ПЛЦ контролере", Микроелектроника, Београд, 2001. 2. W.Bolton, "Programmable Logic Controllers", Butterworth – Heinemann Linacre House, Oxford, 2001.	
6.	Број на кредити:	5	
7.	Вкупен расположив фонд на време	5 ECTS x 30 саати = 150 саати	
8.	Распределба на расположивото време	30 + 23 + 5 + 66 + 6 + 20 = 150 саати	
	11.1.	ПТН - Теоретска настава (15 x 2)	30 саати
	11.2.	АВ - Аудиторни вежби, решавање задачи, консултации, видео проекции, стручни часописи, интернет.	23 саати
	11.3.	ГВ - Графички вежби	5 саати
	11.4.	СУ - Самостојно учење, подготовка на наставниот материјал за тестови.	66 саати
	11.5.	ТПЗ - Проверка на знаење со 2 редовни теста (2x3) Секој студент самостојно го решава тестот до 3 задачи и до 10 кратки прашања	6 саати
	11.6.	СЗ - Самостојно решавање на 5 задачи (5x4=20).	20 саати
9.	Оценување	10 + 70 + 20 = 100 бода	
	12.1.	Посетеност на предавања до 10 бода	10 бода
	12.2.	2 теста, по 35 бода	70 бода
	12.3.	5 самостојни задачи, секоја по 4 бода	20 бода
	Студентот мора да освои најмалку по 30% од предвидените бодови на секој од тестовите	Оценки:	
		од 50 до 60 бода	6 (шест)
		од 61 до 70 бода	7 (седум)
		од 71 до 80 бода	8 (осум)
		од 81 до 90 бода	9 (девет)
		над 90 бода	10 (десет)
10.	Услов за потпис и формален испит	реализирани активности 11.3 и 11.6.	

не де ла	Предавања - теоретска настава		Аудиториски вежби		Графички вежби (програмски задачи)	
	саати	тема	саати	Тема	саати	тема
I.	2	Вовед во програмибилно мемориско управување	2	Примери на реализација на управување со ПЛЦ контролер		
II.	2	Составни делови на програмибилен логички контролер (ПЛЦ)	2	Составни делови на програмибилен логички контролер (ПЛЦ)		
III.	2	Влез и излез од ПЛЦ контролер	2	Влез и излез од ПЛЦ контролер		
IV.	2	Поврзување на сензорите и извршните уреди	2	Поврзување на сензорите и извршните уреди		
V.	2	Архитектура на конкретен ПЛЦ контролер	2	Архитектура на конкретен ПЛЦ контролер		
VI.	2	Мемориска мапа на конкретен ПЛЦ контролер	1	Мемориска мапа на конкретен ПЛЦ контролер	1	Архитектура на конкретен ПЛЦ контролер
VII.	2	Ледер дијаграм	3	Прв тест на материјалот од I до VI недела		
VIII.	2	Нормално отворени и нормално затворени контакти	2	Ледер дијаграм		
IX.	2	Програмирање на ПЛЦ контролер	1	Нормално отворени и нормално затворени контакти	1	Ледер дијаграм
X.	2	Модови на работа на ПЛЦ контролер	2	Програмирање на ПЛЦ контролер		
XI.	2	Извршување и мониторинг на програмот во ПЛЦ контролерот	1	Модови на работа на ПЛЦ контролер	1	Програмирање на ПЛЦ контролер
XII.	2	Проширување на бројот на влезно/излезни линии во ПЛЦ контролер	2	Симулација на работа на програмот на ПЦ компјутер		
XIII.	2	Дијагностички функции на ПЛЦ контролер	2	Извршување и мониторинг на програмот во ПЛЦ контролерот		
XIV.	2	ПЛЦ инструкции	1	Дијагностички функции на ПЛЦ контролер	1	Извршување и мониторинг на програмот во ПЛЦ контролерот
XV.	2	Примери на примена на ПЛЦ контролери	1	ПЛЦ инструкции	1	Пример на примена на ПЛЦ контролери
XVI.						
XVII.			3	Втор тест на материјалот од VII до XV недела		
XVIII.						
XIX.						
XX.						
	30		23+6		5	

Задача 1	Архитектура на конкретен ПЛЦ контролер	печатена форма
Задача 2	Ледер дијаграм	печатена форма
Задача 3	Програмирање на ПЛЦ контролер	печатена форма
Задача 4	Извршување и мониторинг на програмот во ПЛЦ контролерот	печатена форма
Задача 5	Пример на примена на ПЛЦ контролери	печатена форма